***Thực hành 2***: Transistor lưỡng cực BJT và các mạch khuyếch đại

1. Khảo sát đặc tuyến I-V của transistor NPN và PNP
   1. Kiểm tra sơ bộ transistor bằng Digital Multimeter:

* Kết quả:
* Phân cực thuận: Von = 0.7V
* Phân cực ngược: báo cáo ngắt mạch OL
* Chưa biết cực nào là Base, xác định Base
* Dùng đồng hồ vạn năng, dung 1 cực của đồng hồ nối vào 1 chân của transistor, cực còn lại chuyển qua 2 chân còn lại. Chân nào thông với cực còn lại thì chân đó lá Base.
* Nếu cực đỏ của đồng hồ ở B thì là NPN và ngược lại.
* Phân biệt cực C & E
* Đo 2 chân còn lại và đảo chiều cực đo đồng hồ, xảy ra 2 TH:

+ TH1: Kq hiện trên đồng hồ là vô cực. TH này bỏ qua.

+ TH2: Kq là một số cụ thể. Khi này xảy ra 2 TH:

~ Nếu transistor là NPN thì cực đỏ ở C và ngược lại.

* 1. Đo đặc tuyến lối ra ic = f(VCE) với các iB = const của transistor NPN

1. Khảo sát bộ khuếch đại Emitter chung CE
   1. Đo hệ số khuếch đại
   2. Đo đáp ứng tần số của bộ khuếch đại
   3. Khảo sát các mạch phản hồi âm và cho tầng khuếch đại Emitter chung
      1. Xác định hế số khuếch đại
      2. Khảo sát ảnh hưởng của các phản hồi âm lên đặc trưng tần số
2. Khảo sát bộ khuếch đại kiểu Collector chung
3. Khảo sát bộ khuếch đại kiểu Base chung